

P.1 Suponiendo que el Φ evoluciona internamente con cada flanco del reloj, deducir justificadamente los cronogramas funcionales de la secuencia que desarrolla INTERNAMENTE el Φ para ejecutar la instrucción ADD A,#34H.

Tras el ciclo FETCH, debemos leer el siguiente byte de la instrucción que contiene uno de los operandos, el otro operando es el acumulador. Una vez leído el operando externo mediante un ciclo de lectura estándar y cargado en uno de los registros de entrada de la ALU (RDE1), debemos transferir el contenido del acumulador a través de BIT hacia la otra entrada de la ALU (RDE2). Pasado un tiempo será válido el resultado de la suma en el registro de salida de la ALU (RDS). Esta información se transfiere por el BIT hacia el banco de registros donde se escribe en el registro A o acumulador. Esto tiene lugar en un ciclo de reloj adicional consecuencia del alargamiento del ciclo máquina de lectura de operando.

