



PATENTE METODO PARA LA IMPLEMENTACION DE UN AMPLIFICADOR DE CAPACIDADES CONMUTADAS INSENSIBLE A LA RELACION ENTRE LAS CAPACIDADES Y AL OFFSET DE LOS AMPLIFICADORES

Inventores:

Juan Antonio Gómez
Galán;

Fernando Muñoz
Chavero;

Ramón González
Carvajal;

Antonio Torralba
Silgado;

Hakim El Gmli;

Bernardo Palomo
Vázquez;

RESUMEN

Método para la implementación de un amplificador de capacidades conmutadas insensible a la relación entre las capacidades y al offset de los amplificadores. El método consiste en utilizar cuatro fases de reloj y dos amplificadores operacionales en un circuito de capacidades conmutadas, de forma que, tras las dos primeras fases de reloj se almacene una estimación del error producido por el desapareamiento entre capacidades. Posteriormente, en las dos fases de reloj restantes, se realimenta dicho error para realizar una amplificación con ganancia independiente de la relación entre capacidades y el offset de los amplificadores operacionales. El circuito propuesto para la implementación de la invención consta de dos amplificadores operacionales (o de transconductancia) y tres condensadores, de forma que uno de ellos se utiliza para el almacenamiento del error. El método propuesto permite liberar un amplificador operacional en fases de reloj no consecutivas y realizar el muestreo y retención de la señal de entrada sin aumento del consumo de potencia.



Solicitud:

P200402479

CONTACTO:



Oficina de transferencia de
resultados de la investigación
UNIVERSIDAD DE HUELVA

Universidad de Huelva

Avda. de las Fuerzas Armadas, s/n
Campus El Carmen. Edificio Marie Curie.
21071 Huelva

Tel.: +34 959 21 94 08/10

Email: otri@uhu.es

Web: <http://www.uhu.es/otri>